

# TERMS OF USE

These terms and conditions of use (hereinafter referred to as the “Terms of Use”) set forth the terms between ABLIC Inc. (hereinafter referred to as the “Company”) and users (hereinafter referred to as the “Users” or “you” depending on context) who use This Tool (as defined below), which is provided by the Company. Subject to Users acceptance of the Terms of Use, the Company grants to the Users a free license to use This Tool.

## Definition of This Tool

“This Tool” means various design support tools and their related documents provided on the Company's website that support the electronic circuit design of Users using the Company's products.

Title and all rights including copyrights to This Tool belong to the Company. The Users may not sell, rent, lend, transfer, distribute, or license any rights in This Tool in any form to any third party.

## Users Responsibility

- (1) The Company provides This Tool as an effective tool for supporting electronic circuit design performed by the Users.
- (2) Please evaluate the Company's products with User's printed circuit board actually and make sure they work properly before considering the purchase of the Company's products.
- (3) The Users shall use This Tool at your own risk, and shall bear all responsibility for the use of This Tool and the results thereof.

## Disclaimer of the Company

- (1) The Company does not warrant the accuracy and feasibility of electronic circuits obtained by using This Tool.

(2) The Company does not explicitly or implicitly warrant that This Tool are free from defect (including but not limited to stability, reliability, accuracy, integrity, effectiveness, fitness for certain purposes, security-related faults, errors, bugs, or infringements of rights). The Company shall not be obligated to provide This Tool with removing such defects.

(3) The contents of This Tool are subject to change without providing prior notice to Users.

(4) The Company shall not be responsible or liable for any and all damages incurred by the Users arising out of the use of This Tool.

#### Others

In any case, the latest datasheets and package drawings shall be the final design guidelines of the Company. In the event of any discrepancy between the information contained in the datasheets and package drawings and the information contained in This Tool, the information in the datasheets and package drawings shall always prevail.

#### Governing Law and Jurisdiction

The solo and only governing language of the Terms of Use shall be Japanese and the Terms of Use shall be governed by the laws of Japan. All disputes arising out of or in connection with the use of This Tool shall be submitted to the exclusive jurisdiction of the Tokyo District Court of Japan.

April 2023  
ABLIC Inc.

# ツール使用条件

この使用条件（以下「本使用条件」といいます。）は、エイブリック株式会社（以下「当社」といいます。）が提供する本ツール（以下に定義する。）の使用に関する条件を、本ツールを利用するお客様（以下「お客様」といいます。）と当社との間で定めたものです。当社は、お客様が本使用条件に同意することを前提に本ツールの使用を許諾します。

## 《本ツールとは》

「本ツール」とは、当社の製品を使用するお客様の電子回路設計をサポートする当社の Web サイトにて提供中の各種設計支援ツール及びそれらに関するドキュメントを意味します。

著作権を含む本ツールのすべての権利は当社に帰属します。いかなる形式であれお客様は、本ツールをお客様以外の第三者に、販売、貸与、譲渡、使用許諾することはできません。

## 《お客様の責任》

当社は、お客様が行う電子回路設計をサポートする有効なツールとして、本ツールを提供しています。

お客様が当社製品のご購入を検討する際には、あらかじめ、お客様の回路上で当社製品を実際に評価し、動作を確認してください。

お客様は、お客様ご自身の責任において本ツールを利用するものとし、本ツールの利用およびその結果について一切の責任を負うものとします。

## 《当社の免責》

当社は、本ツールを利用し得られた電子回路の正確性および実現可能性については保証しません。

当社は、本ツールの瑕疵（安全性、信頼性、正確性、完全性、有効性、特定の目的への適合性、セキュリティなどに関する欠陥、エラーやバグ、権利侵害などを含みます。）がないこ

とを明示的にも黙示的にも保証しておりません。当社は、お客様に対して、かかる瑕疵を除去して本ツールを提供する義務を負いません。

本ツールは、お客様への予告なく、内容を変更する場合があります。

当社は、本ツールの利用に起因してお客様に生じたあらゆる損害について、一切の責任を負いません。

#### 《その他》

いかなる場合においても、最新のデータシート及びパッケージ図面が当社最終の設計ガイドラインです。データシート及びパッケージ図面に記載の内容と本ツールに含まれる情報に差異があった場合は、常にデータシート及びパッケージ図面記載のものが正となります。

#### 《準拠法、裁判管轄》

本使用条件は日本語を正文とし、その準拠法は日本法とします。本ツールに起因または関連してお客様と当社との間に生じた紛争については東京地方裁判所を第一審の専属的合意管轄裁判所とします。

2023年4月

エイブリック株式会社